

دانشکده برق، کامپیوتر و فناوری های پیشرفته

گروه مهندسی برق-قدرت

دستورکار آزمایشگاه سیستمهای کنترل خطی

تهیه کنندگان: خانم دکتر نیکدل خانم دکتر صباحی

> تاریخ تنظیم: مهرماه ۱۴۰۳



فهرست مطالب

1	مقدمهای از نحوه انجام آزمایشها
۲	پیشآزمایش
بدست آوردن سیستم معادل	آزمایش ۱: اتصال سیستمها به یکدیگر و ب
به اول۸	آزمایش ۲: بررسی پاسخ سیستمهای مرت
به دوم	آزمایش ۳: بررسی پاسخ سیستمهای مرت
ورودی پله۱۱	آزمایش ۴: پاسخ سیستمهای مختلف به و
۱۳	آزمایش ۵: مکان هندسی ریشهها
۱۵	آزمایش ۶: پاسخ فرکانسی
لقه باز	آزمایش ۷: اثر افزودن قطب به سیستم ح
قه باز	آزمایش ۸: اثر افزودن صفر به سیستم حا
ستم حلقه بسته	آزمایش ۹: اثر افزودن صفر و قطب به سید
ان هندسی ۱	آزمایش ۱۰: طراحی جبرانساز به روش مکا
ان هندسی۲۲	آزمایش ۱۱: طراحی جبرانساز به روش مکا
حی جبرانساز در حوزه فرکانس۳	آزمایش ۱۲: بررسی پاسخ فرکانسی و طرا
۲۴	آزمایش ۱۳: طراحی کنترلر PD
پسفاز وکنترلر PID	آزمایش ۱۴: طراحی جبرانسازی پیشفاز-
۲۸	ضمیمه ۱: مقدمهای از نصب و تحلیل ارکد
ب در کنترل ۳۸	ضمیمه ۲: برخی از دستورات کاربردی متا
۴۰ L۱	ضمیمه ۳: راهنمای اتصالات آی سی ۱324

مقدمهای از نحوه انجام آزمایشها

این دستورکار سرفصلهای اصلی درس سیستمهای کنترل خطی را به صورت کامل پوشش میدهد. پیش از انجام آزمایشها لازم است نکات زیر در نظر گرفته شوند:

۱) هر آزمایش متشکل از سه بخش طراحی مدار، شبیه سازی و بررسی نتایج مدار عملی است. لازم است دو بخش طراحی و شبیه سازی بصورت کامل برای هر آزمایش در قالب پیش گزارشکار تهیه و پیش از شروع آزمایش تحویل داده شوند. ابزارهای مورد استفاده در شبیه سازی نرم افزارهای متلب و ارکد هستند. جهت کسب اطلاعات بیشتر در مورد این نرم افزارها میتوانید به ضمیمههای ۱ و ۲ مراجعه نمایید.

۲) المانهای مورد نیاز جهت طراحی مدار مربوط به هر آزمایش عبارتند از: مقاومت، خازن و آپ امپ. در کلیه آزمایشها، <u>مقدار</u> خازن را برابر ۱۰ میکروفاراد و <u>آپمپ را از نوع LM324</u> در نظر بگیرید. جزییات نحوه اتصال و تغذیه آی سی LM324 در ضمیمه ۳ موجود است.

۳) پس از انجام مراحل طراحی و شبیه سازی در قالب پیش گزارشکار، آزمایش با بستن مدار مربوطه و مشاهده و تحلیل نتایج آن بصورت عملی در آزمایشگاه انجام شده، نتایج نهایی در قالب گزارشکار هر آزمایش تحویل داده خواهند شد.

<u>پیش آزمایش</u>

تابع تبدیل مدارهای آپ امپی زیر را در حوزه لاپلاس بدست آورید.













آزمایش ۱: اتصال سیستمها به یکدیگر و بدست آوردن سیستم معادل

مدل ریاضی سیستمهای دینامیکی یک مجموعه معادله است که رفتار دینامیکی سیستم را بهخوبی نمایش میدهد. ذکر این نکته مهم است که مدل ریاضی سیستم برای یک سیستم معین یکتا نیست. رفتار دینامیکی سیستمهای مکانیکی، الکترونیکی، حرارتی و ... را میتوان برحسب معادلات دیفرانسیل توصیف کرد. در کنترل خطی فرض بر این است که اصل علیت بر سیستمهای مورد نظر حاکم است.

مدلهای ریاضی شکلهای متفاوتی دارند این که برای یک سیستم چه مدلی مناسب است به خود سیستم بستگی دارد. به طور مثال برای تحلیل پاسخ گذرا یا پاسخ فرکانسی تابع تبدیل مناسب تر است. دریافتن مدل ریاضی باید مصالحهای بین سادگی مدل و دقت نتایج تحلیل صورت پذیرد. در مواردی که مدل ریاضی خطای فاحشی دارد، باید نظریه کنترل مقاوم به کار رود.

الف) برای تعریف یک سیستم در متلب سهراه وجود دارد. تابع زیر را در نظر بگیرید و با سه روش زیر آن را تعریف کنید:

$$sys = \frac{s+1}{s^2 + 4s + 4}$$
روش اول:

$$sys1 = tf([$$
ضرایب مخرج], $[$ ضرایب صورت $])$

روش دوم : تعریف متغیر لاپلاس بهصورت (s'(s') = s، سپس نوشتن مستقیم سیستم به زبان متلب sys1 = (s + 1)/(s^2 + 4 * s + 4)

روش سوم:

با داشتن صفرها و قطبهای سیستم

$$sys1 = \frac{s+1}{s^2+2s+3}$$
$$sys2 = \frac{s+1}{s^3+4s+5}$$

ب) برای بدست آوردن سیستم سری معادل از دو روش زیر میتوان استفاده نمود: sys sys1 и sys2 y روش ۱: sys = sys1 * sys2روش ۲: sys = series(sys1, sys2) برای نمایش صفر و قطب تابع تبدیل سری از دستور زیر استفاده نمایید (سیستم) pzmap اگر بخواهیم مقادیر صفر و قطب را بدست آوریم، از دستور زیر استفاده می کنیم: [p,z] = pzmap(سیستم) برای تعیین پایدار یا ناپایداری سیستم، از دستور زیر استفاده میکنیم: isstable(sys) برای بدست آوردن بهره DC از دستور زیر استفاده می کنیم: dcgain(sys) ضریب میرایی و فرکانس طبیعی نیز با دستور زیر بدست میآید: damp(sys)

ج) برای بدست آوردن سیستم موازی معادل از دو روش زیر میتوان استفاده نمود:



روش ۱:

sys = sys1 + sys2

sys = parallel(sys1, sys2) برای این سیستم معادل صفر و قطب را نمایش داده و همچنین مقادیرشان را بیابید. آیا سیستم پایدار است؟ بهره DC سیستم را بیابید. ضریب میرایی و فرکانس طبیعی را بدست آورید.

د) برای بدست آوردن سیستم فیدبکی معادل از دو روش زیر میتوان استفاده نمود:



د) برای سیستمهای پیچیدهتر از دستور connect استفاده می شود. به این صورت که ابتدا ورودی و خروجی هر یک را نام گذاری می کنیم و سپس بلوکهای جمع کننده و سیگنال های ورودی و خروجی را به کمک دستور sumblk تعریف می کنیم و سپس از دستور connect به صورت زیر استفاده می کنیم.

(خروجی ها ,ورودی ها , ... ,سیستم 2 , سیستمconnect



sys1.InputName =' e'; sys1.outputName =' u'; sys2.InputName =' u'; sys2.outputName =' y'; Sum = sumblk ('e = r - y'); ClosedLoop=connect(sys1,sys2,Sum, 'r', 'y') sys3 = tf (ClosedLoop) ClosedLoop $G1 = \frac{1}{s+1}, G2 = \frac{10}{s/10+1}$ $H1 = \frac{1}{s}, \quad H2 = \frac{s}{s+3}$ $H1 = \frac{1}{s}, \quad H2 = \frac{s}{s+3}$



ه) یافتن مدار معادل با استفاده از قاعده میسون: سیستم زیر را در نظر بگیرید:



فلوگراف آن را رسم نمایید.



syms x1 x2 r s $S = solve \left(x1 - r - \frac{1}{s+1} * x2, x1 - \frac{s}{s^2 + 2 * s + 1} * x1\right);$ c = S.x2'pretty(c)

آزمایش ۲: بررسی پاسخ سیستمهای مرتبه اول

الف) تابع تبدیل حلقه بســـته $\frac{4}{s+4} = G(s)$ را در نظر گرفته، رابطه خروجی را به ورودی پله واحد در حوزه زمان بدست آورید.

ب) مقدار نهایی و ثابت زمانی پاسخ سیستم را بدست آورید.

ج) مدار را بصورت عملی بسته و نتایج فوق را مشاهده و اندازه گیری نمایید.

د) با در نظر گرفتن $rac{k}{s+a}=G(s)=G(s)$ ، مقدار k و a را بگونهای تعیین کنید که ثابت زمانی ۳ ثانیه و مقدار نهایی ۱/۵ باشد. پاسخ خود را بصورت عملی مشاهده کنید.

آزمایش ۳: بررسی پاسخ سیستمهای مرتبه دوم

الف) در تابع تبدیل حلقه بسته مرتبه دوم $\frac{b}{s^2+as+b}$ و b را بگونهای بدست آورید که زمان نشست با معیار دو درصد ۴ ثانیه و پاسخ در حالت میرایی بحرانی قرار گیرد. مدار عملی را بسته و پاسخ را با نتایج مورد انتظار مقایسه کنید.

ب) مقادیر a و b را بگونهای تغییر دهید که زمان نشست تغییر نکند ولی پاسخ فوق میرا ($\xi = 1.1$) و زیرمیرا گردد. برای حللت فوق میرا و یک مقدار دلخواه از حللت زیرمیرا مقادیر پارامترهای M_p ، t_s را بدست آورید و نتایج عملی آنها را نیز تجربه کنید.

$$\mathbf{x}$$
 تذکر: بهتر است برای یافتن زمان نشست با معیار دو درصد پاسخ میرای بحرانی از رابطه $\frac{5.83}{\xi\omega_n}$ و برای سیستم فوق میرا از رابطه $\frac{3.172}{\omega_n\sqrt{\xi^2-1}}$ استفاده کنید.

ج) برای بررسی اثر تغییر پارامتر میرایی ξ روی پاسخ پله سیستم حلقه بسته در حضور فرکانس طبیعی سیستم، مقدار *ω_n* را ثابت برابر با ۳ در نظر بگیرید و مقدار ξ را از 0 تا 1 با گام 0.1 تغییر دهید و نمودار تابع تبدیل حلقه بسته متناظر زیر را با استفاده از متلب رسم نمایید. این نمودار در کتاب اگاتا و سایر کتابهای پایه ای کنترل موجود می باشد.

$$T(s) = \frac{{\omega_n}^2}{s^2 + 2\xi\omega_n s + {\omega_n}^2}$$

ξ	t _r	t _s	t_p	M _p	t _d	e _{ss}

برای هر بخش جدول زیر را کامل نموده، نتیجه گیری کنید.

همچنین، با ثابت نگەداشـتن مقدار ξ در حد 0.2 و تغییر مقدار $[7,15,100] = w_n$ جدول زیر را تکمیل و نتایج را تحلیل نمایید.

ω _n	t _r	t _s	t_p	M _p	t _d	e _{ss}

آزمایش ۴: پاسخ سیستمهای مختلف به ورودی پله

الف) مدارهای زیر را بسته، پاسخ پله آنها را بصورت عملی مشاهده نمایید. تابع تبدیل خروجی به ورودی را برای هر کدام بدست آورید.

ب) تفاوت پاسخ این چهار سیستم در چیست و چگونه میتوان از روی پاسخ پله، این سیستمها را از هم تفکیک کرد؟



(1)



(٢)



(٣)

دستورکار آزمایشگاه سیستمهای کنترل خطی



(۴)

آزمایش ۵: مکان هندسی ریشهها

الف) سیستم زیر را در محیط متلب تعریف کنید و با استفاده از دستور rlocus مکان هندسی را رسم نمایید.

$$G(s)H(s) = \frac{s^2 + 2s + 4}{(s+4)(s^2 + 1.4s + 1)(s+6)}$$

ب) آیا سیستم پایدار است؟ با استفاده از دستور isstable پاسختان را بررسی نمایید. ج) برای درجهبندی نمودار برای یک یا چند ξ خاص و یا یک یا چند ω_n خاص میتوان از دستور ([مورد نظر $[\omega_n]$, [موردنظر sgrid]) sgrid استفاده نمود.

) قطبهای حلقه بسته سیستم را به ازای $0.7 = \xi$ بیابید. برای این کار از دستور sgrid استفاده کنید. ۲) سپس با استفاده از دستور rlocfind این قطبهای متناظر را بدست آورید. محل برخورد مکان هندسی با محور موهومی را نیز تعیین کنید.

د) تعامد مکان هندسی ریشهها و مکان هندسی بهره ثابت را برای سیستم زیر نشان دهید (بهره ثابت را مقدار ۶ در نظر بگیرید):

$$G(s)H(s) = \frac{k(s^2 + 2s + 4)}{(s+4)(s^2 + 1.4s + 1)(s+6)}$$

ه) با استفاده از دستور pade تأخیری به اندازه 1.5 و با پنج جمله تعریف کرده و سیستم تاخیردار delay را تعریف کنید. سپس این میزان تأخیر را در سیستم اصلی وارده نموده و پاسخ پله سیستم بدون تأخیر و با تأخیر را بدست آورده و باهم از لحاظ مشخصات زمانی مقایسه نمایید و جدول زیر را تکمیل نمایید.

سيستم	t _r	t_s	t_p	M _p	t _d	e _{ss}
بدون تأخير						
با تأخير						

سپس، مکان هندسی هر دو سیستم را بدست آورده و مقایسه کنید.

و) سیستم ساده زیر را تعریف کنید.

$$sys = \frac{1}{(s+1)}$$

$$, \quad sys2 = \frac{2s-1}{3s^2+s}sys1 = \frac{-2s+1}{3s^2+s}$$

منظور از پاسخ فرکانسی ، پاسخ حالت ماندگار سیستم به ورودی سینوسی است.

الف) سیستم زیر را در محیط متلب تعریف کنید.

$$sys = \frac{5(s+1)}{s(1+0.5s)(1+\frac{0.6}{50}s+(\frac{s}{50})^2)}$$

تذکر: نمودار بود، دامنه و زاویه فاز پاسخ فرکانسی را رسم میکند. اگر دستور bode بدون آرگومان سمت چپ به متلب داده شود نمودار بود رسم میشود و روی نمودار هر جا کلیک کنید فرکانس و زاویه را میدهد.

- bode(sys)
- ۱) روی نمودار کلیک راست کنید و با استفاده از تب Charactristics/All Stability Margins حد
 فاز و حد بهره را بدست آورید.
 - ۲) با استفاده از دستور زیر دوباره حد فاز و حد بهره را بدست آورید؟

$$Gmdb = mag2db(Gm)$$
و $mag2db(Gm)$ و تغییرات ξ از 0.1 تا 1 با گام 0.1 رسم کنید تا یک شکل (۳) ساندارد کتاب اوگاتا را بدست آورید.

۴) تأخیری بهاندازه 1.5 تا پنج جمله به سیستم اعمال نموده و نمودار بود سیستم تأخیردار را رسم نموده و با سیستم بدون تأخیر مقایسه کنید. حد فاز و حد بهره را بدست آورید.

دستورکار آزمایشگاه سیستمهای کنترل خطی

ب) نمودار نایکوئیست نمودار دامنه برحسب فاز در مختصات قطبی است. دستور nyquist بدون آرگومان سمت چپ، نمودار نایکوئیست سیستم را روی صفحه رسم میکند.

nyquist(sys) (۱) نایکوئیست سیستم بالا را در متلب رسم کنید و پایداری سیستم حلقه بسته را با روش نایکوئیست بررسی کنید. آیا سیستم پایدار است؟ پاسخ خودتان را با دستور isstable تائید کنید. (۲) برای سیستمهای زیر نایکوئیست را رسم کنید و نتایج را تحلیل کنید.

 $sys1 = \frac{2(s+2)}{s^2 + 2s + 7}$ $sys1 = \frac{2(s-2)}{s^2 + 2s + 7}$ $= sys1 = \frac{2(s-2)}{s^2 + 2s + 7}$ = sys1 inchols , so the set of the s

nichols(sys)

د) برای یافتن پاسخ فرکانسی در یک فرکانس خاص از دستور evalfr میتوان استفاده نمود. برای یافتن پاسخ فرکانسی در چند فرکانس مختلف میتوان از دستور freqresp بهصورت زیر استفاده نمود:

H = freqresp(sys, w)

آزمایش ۷: اثر افزودن قطب به سیستم حلقه باز



الف) در سیستم فوق با فرض au = 0 و k را بگونهای بدست آورید که پاسخ سیستم حلقه بسته دارای فراجهش ۲۰٪ و زمان نشست با معیار دو درصد ۴ ثانیه باشد (k > 0).

ب) مدار عملی را بسته و نحوه عملکرد مدار را با نتایج تئوری مقایسه کنید.

ج) با فرض au
eq 0 , بازای مقادیر a و k بدست آمده در (الف)، محدوده au را برای پایداری سیستم حلقه بسته بدست آورید.

د) برای $\tau = 0.5$, $\tau = 0.5$, $\tau = 0.5$ و $\tau = 7$ پاسخ پله سیستم حلقه بسته را بصورت عملی با هم مقایسه کنید و اثر افزودن قطب به سیستم حلقه باز و تغییرات τ را بررسی و دلایل آن را بیان کنید. ه) با رسم مکان هندسی، اثر افزودن و تغییر مکان قطب حلقه باز را بر روی مکان هندسی سیستم بررسی کنید.

تذکر: جهت رسم درست پاسخ پله در متلب، به ویژه در حالت ناپایدار، بهتر است زمان نمونه برداری کوچکتر از حالت پیش فرض دستور step در نظر گرفته شود. آزمایش ۸: اثر افزودن صفر به سیستم حلقه باز



الف) با فرض 0
eq a، محدوده a را برای پایداری سیستم حلقه بسته بدست آورید.

ب) پاسخ پله را بازای مقادیر مختلف a = 0.2 a = 10 a = 5 a = 5 a = 0.5 a = 0.2 و a = 20 و a = 10 a = 3, a = 0.5 a =

ج) مدار فوق را در نظر گرفته و با رسم مکان هندسی سیستم بدون افزودن صفر و پس از آن، اثر افزودن و تغییر مکان صفر حلقه باز s=-a را بر روی مکان هندسی سیستم بررسی کنید.

تذکر: در این آزمایش، دامنه سیگنال پله ورودی را برابر ۵ ولت در نظر بگیرید.

آزمایش ۹: اثر افزودن صفر و قطب به سیستم حلقه بسته

اثر افزودن قطب به سیستم حلقه بسته:

سیستم زیر را در نظر گرفته و اثر افزودن قطب به سیستم حلقه بسته را در پاسخ پله سیستم مورد بررسیau = 5 وau = 5 وau = 2 ،au = 0.5 ،au = 0.2 ،au = 0 وau = 5 وau = au = au و نتایج تئوری خود را با نتایج عملی مقایسه کنید.



اثر افزودن صفر به سیستم حلقه بسته:

برای سیستم شکل زیر، اثر افزودن صفر را مورد بررسی قرار دهید. بدین منظور پاسخ پله سیستم را بازایa=1.5 ,a=0.5 a=0.2



آزمایش ۱۰: طراحی جبرانساز به روش مکان هندسی ۱

اساس طراحی به روش مکان هندسی ریشهها، افزودن قطب و صفر به تابع تبدیل حلقه باز است بهنحوی که مکان هندسی ریشهها تغییر کرده و از محل قطبهای حلقه بسته مطلوب بگذرد. ویژگی طراحی به روش مکان هندسی ریشهها این است که این رهیافت بر این فرض مبتنی است که سیستم حلقه بسته یک زوج قطب حلقه بستهی غالب دارد.



- شکل۲. آرایش صفر وقطب برای جبرانساز پسفاز
- شکل۱. آرایش صفر وقطب برای جبرانساز پیشفاز
 - الف) تابع تبديل زير را تعريف كنيد

 $G(s) = \frac{1}{s^2 + 0.8s}$

سپس دستور نمایش ابزار sisotool را اجرا کنید:

sisotool(*G*)

زمان نشست سیستم چقدر است؟

میخواهیم جبرانسازی طراحی کنیم که زمان نشست سیستم را به کمتر از ۴ ثانیه ببرد. بر روی مکان هندسی کلیک راست کرده و از قسمت Design Requirement بر روی new کلیک میکنیم و محدودیت زمان نشست را اعمال میکنیم. برای اینکه زمان نشست کمتر از ۴ ثانیه شود، میبایست قطبهای حلقه بسته سیستم (مربعات صورتی رنگ) از قسمت زرد رنگ خارج شوند. بدین منظور یک صفر حقیقی اضافه میکنیم که باعث میشود سیستم ناسره شود، پس یک قطب نیز در مکانهای دورتر از صفر نسبت به محور موهومی اضافه میکنیم. اکنون با جابهجایی قطبهای حلقه بسته آنها را از قسمت زرد رنگ خارج میکنیم. پاسخ پله را نیز بررسی میکنیم تا ببنیم زمان نشست کمتر از ۴ ثانیه شده است.

ب) فرایند فوق را برای درصد فراجهش کمتر از ۱۵٪ تکرار کنید.

ج) همین فرایند را برای سیستم

$$G(s) = \frac{1}{s(s+4)(s+7)}$$

با محدودیتهای 2 $t_s < 20$, Mp < 20 , تکرار نمایید و جبرانساز را مشخص کنید.

د) جبرانساز پس فازی برای سیستم بالا طراحی کنید که خطای ماندگار نسبت به شیب برابر با 0.1 باشد.

آزمایش ۱۱: طراحی جبرانساز به روش مکان هندسی ۲

الف) مکان هندسی ریشههای سیستم حلقه بسته زیر را رسم کنید (k>0).



ب) در سیستم فوق k را ۱) با استفاده از مکان هندسی رسم شده در متلب ۲) به روش محاسباتی؛ بگونهای پیدا کنید که پاسخ پله سیستم دارای فراجش ٪ ۱۶/۳ باشد.

ج) بازای k بدست آمده پاسخ پله را بصورت عملی و تئوری بدست آورید.

د) با استفاده از طراحی جبرانساز، پاسخ سیستم حلقه بسته را بگونهای تغییر دهید که زمان نشست و میزان فراجهش ۵۰٪ کاهش یابد.

ه) پاسخ سیستم جبران شده را بصورت عملی مشاهده کنید.

تذکر: در ب-۱ می توانید پس از رسـم مکان هندسـی در متلب، از منوی Tools گزینه Data Cursor استفاده کرده، نقطه با بهره مورد نظر را بصورت تقریبی بر روی شکل بیابید.

آزمایش ۱۲: بررسی پاسخ فرکانسی و طراحی جبرانساز در حوزه فرکانس

سیستم زیر را در نظر بگیرید.



الف) مقدار بهره را بگونهای انتخاب نمایید که فرکانس گذر از صفر rad/sec 20 باشد.

ب) حد فاز و حد بهره را محاسبه کنید و آن را با نتایج شبیهسازی (بود و نایکوئیست) مقایسه کنید. ج) پاسخ پله را بصورت تئوری و عملی بدست آورید.

د) جبرانسازی طراحی نمایید که حد فاز به ۵۰ برسد. سپس بخشهای ب و ج را برای سیستم جبرانسازی شده تکرار نمایید.

آزمایش ۱۳: طراحی کنترلر PD

سیستم زیر را در نظر بگیرید.



الف) اگر برای سیستم فوق از یک کنترلر P استفاده کنیم،

- ۱) اثر افزودن این کنترلر به سیستم چیست؟
- ۲) تغییرات P چه تاثیری روی پاسخ حلقه بسته دارد؟
- (تاثیر افزودن و تغییر هر یک از کنترلرهای I و D را نیز بصورت مجزا بررسی کنید.)
- ۳) محدوده P برای پایداری را بدست آورید و با توجه به این محدوده، مشخص کنید بازای چه مقدار این پارامتر کمترین زمان صعود حاصل می شود.
 - ۴) بازای کدام مقدار P با توجه به محدوده پایداری، پاسخ پله سیستم بیشترین فراجهش را دارد؟
- ۵) پاسخ پله را با مقادیر مختلف P در محدوده پایداری بصورت تئوری و عملی مشاهده نمایید و درستی نتایج ۳ و ۴ را نشان دهید.

ب) اگر در سیستم فوق به جای P از PD استفاده کنیم،

- ۱) اثر افزودن این کنترلر به سیستم چیست؟
- ۲) $k_a \, e_b \, k_c$ را بگونهای انتخاب کنید که پاسخ سیستم دارای فراجهش 7.7 و زمان نشست 7 ثانیه k_p (۲ و روش طراحی دستی و نیز استفاده از رابط pidtool متلب).

-) با فرض k_p ثابت طراحی شده، اثر تغییرات k_a را در بازه 0.2 تا 4 برابر مقدار بدست آمده آن در (۳-7) با فرض k_p ثابت طراحی شده، اثر تغییرات k_a را در بازه -7، بر روی پاسخ بدست آورید.

ج) تمامی مراحل فوق را بصورت مدار عملی بسته و نتایج را بررسی کنید.

آزمایش ۱۴: طراحی جبرانساز پیشفاز – پسفاز وکنترلر PID



الف) با فرض $\frac{0.2}{s(s+1)} = G(s)$ جبرانساز پیشفاز-پسفازی طراحی نمایید که با در نظر گرفتن ورودی پله واحد، زمان نشست ۴ ثانیه و فراجهش پاسخ برابر ۲۵٪ باشد و خطای پاسخ سیستم بازای ورودی شیب واحد برابر ۰/۲ باشد. طراحی را به دو روش زیر انجام دهید:

۱) صفر جبرانساز پیشفاز را روی قطب سیستم 1 - = s قرار داده، جبرانساز پیشفاز -پسفاز را طراحی و نتایج را تحلیل کنید. ایراد قرارگیری صفر جبرانساز بر روی قطب سیستم چیست؟ ۲) مجددا جبرانساز را بدون قرارگیری صفر پیشفاز در 1 - = s و به روش نیمساز طراحی کنید. ب) با فرض $\frac{30}{(s+2)(s+4)(s+5)} = G(s)$ به روش زیگلر-نیکولز یک کنترلر PID برای سیستم طراحی کرده، پاسخ پله را مشاهده نمایید. ج) مراحل الف و ب را بصورت عملی بسته، با نتایج شبیه سازی بخش مربوطه مقایسه کنید.

(راهنمایی: بصورت کلی برای هر یک از جبرانسازهای پیشفاز یا پسفاز میتوانید از مدار ۱ بصورت شکل زیر نیز استفاده کنید. همچنین جهت جمع سیگنالهای مختلف میتوان از مدار ۲ استفاده نمود.)



ضمیمه ۱: مقدمهای از نصب و تحلیل ارکد

ار کد نرم افزار تحلیلی بسیار قدرتمندی است که نتایج حاصل از تحلیل مدارهای شبیه سازی شده با آن، به نتایج سیستم عملی بسیار نزدیک هستند و به همین دلیل از آن در طراحیهای مهندسی بصورت گسترده استفاده میشود. در این بخش ابتدا نحوه نصب و سپس محیط این نرم افزار بصورت اجمالی مورد بررسی قرار می گیرد.

تذکر: توجه کنید که نحوه نصب و نیز نحوه اجرای برنامه توضیح داده شده در این بخش مربوط به ورژن 16.5 ارکد میباشد و برای ورژنهای دیگر، لازم است از دستورالعمل مربوط به آنها پیروی کنید.

نصب نرم افزار ارکد:

۱) با اجرای فایل autorun پنجره زیر ظاهر خواهد شد.

افزاری جردن سافت	م افزّار شمالغرب گروه نرم ا	کاری از مجتمع فنی در	JORDAN	SOFT So		
isis	OrCAD 16. & Altium De	.5 esigner 10	OrCAD 16.5 Altium Designer 10		Crack	آموز ش نمب - آموز ش نمب
		J	Proteus Professiona	11 7.8 SP2	Crack	آموز ش نصب
فروج	خريداينترنتى	ساير محصولات	info@jordan-soft.com	۱ ایمیل	www.jordan-soft.co	وب سایت: m

بر روی گزینه آموزش نصب OrCAD 16.5 کلیک کنید تا پنجره زیر باز شود.

Name ^	Date modified	Туре	Size
Win 7	7/16/2011 12:25 PM	File folder	
Win XP	7/16/2011 12:25 PM	File folder	
www.jordan-soft.com	12/11/2008 1:32 PM	Text Document	1 KB

با توجه به سیستم عامل مورد استفاده پوشه مربوط را باز کنید. توجه کنید که نحوه نصب ارکد برای ویندوزهای ۲، ۸ و ۱۰ یکسان است. در پوشه مربوطه فایل تصویری آموزش گام به گام نصب نرم افزار موجود است. حدالامکان مسیر نصب فایل را تغییر ندهید. دقت کنید که در مراحل ابتدایی نصب، در صورت ظاهر شدن پنجره License بصورت شکل زیر، آن را تا انتهای نصب نبندید. در غیر اینصورت ممکن است برخی امکانات ارکد بصورت محدود فعال شوند.

License File Location	cādence
pecify the location of the license file that you had	received from Cadence, then dick N

همچنین در صورت مواجه شدن با پیغام نصب Microsoft .Net framework آن را نادیده گرفته و گزینه skip را بزنید. در انتها فایل OrCAD Capture را اجرا نمایید. شبیه سازیها در این محیط انجام خواهند شد.

شبیه سازی مدار در محیط کار نرم افزار ارکد:

۱) ایجاد پروژه جدید:

پس از اجرای فایل OrCAD Capture و باز شدن محیط شبیه سازی، از منوی فایل، گزینه New/Project را مطابق شکل زیر انتخاب کنید.

GrCAD Capture	- 0	×
File View Tools Edit Options Window Help	cāde	nce
New Project		
Qpen Design		
Save Ctrl+S Library		
Save As Verlag File		
Print Pregiew		1 10
Print Ctrl+P	1	$\sim 10^{-1}$
Print Setup		w de
I <u>m</u> port Design		-M
Export Design	3	B BC
1 G:\URMIA UNI\\Exp1\exp3_d	1	
2 G:\Urmia Uni\\Exp8\exp8_D		J Yes
4 G:\Urmia Uni\\Exp8\exp8_C		
5 G:\URMIA UNI\\Exp1\Exp3 B	· · · · · · · · · · · · · · · · · · ·	
6 G:\Urmia Uni\\Exp8\exp8_A		5 -8
7 G:\Urmia Uni\\Exp8\exp8_B		
8 G:\URMIA UNI\\Exp1\Exp3_A		the last
9 G:\URMIA UNI\\Report_Exp1_a		5 4
Change Product		& R
Exit		
		2 3
	· · · · · · · · · · · · · · · · · · ·	abs o
	ß	16
		N 193
,		
× · · · · · · · · · · · · · · · · · · ·		
1	A 1	
<	>	
C		

مطابق شکل زیر در پنجره ظاهر شده نام و آدرس فایلی که قصد ایجاد آن را دارید وارد کنید. توجه کنید

که گزینه Analog or Mixed A/D انتخاب شده باشد.

New Project	×
Name Project1 Create a New Project Using Image: Straig Contract of the st	OK Cancel <u>H</u> elp Tip for New Users Create a new Analog or Mixed A/D project. The new project may be blank or copied from an existing template.
L <u>o</u> cation G:\OrCAD WorkSpace	B <u>r</u> owse

پس از تایید نام و آدرس در پنجرهای که به شکل زیر ظاهر می شود گزینه Create a blank project را انتخاب کنید.

Create PSpice Project	×
Create based upon an existing project	OK
AnalogGNDSymbol.opj 🗸	Browse
Oreate a blank project	Cancel Help

۲) افزودن کتابخانهها:

پیش از شروع شبیه سازی لازم است کتابخانههای مختلف به نرم افزار اضافه شوند. به این منظور از منوی Place گزینه Part و یا آیکون Place Part در نوار ابزار سـمت راسـت صـفحه را انتخاب کنید تا پنجره Place Part بصورت شکل زیر در سمت راست صفحه باز شود.

Place Part	ф - ×
<u>P</u> art	A
Part List:	T
Lįbraries:	
Design Cache	Add Library (Alt+A)

در این پنجره بر روی گزینه Add Library کلیک کنید و از مسیر نصب فایل، کلیه کتابخانههای موجود در پوشه pspice را با کلیدهای ctrl+A انتخاب و اضافه نمایید. در صورت عدم تغییر مسیر نصب و انتخاب درایو C، مسیر پوشه مورد نظر بصورت زیر خواهد بود:

C:\Cadence\SPB_16.5\tools\capture\library\pspice

riace Part		+ •
Part	1	
C		
Part <u>L</u> ist:		Y
3ZX84C6V8/ZTX/ 3ZX84C7V5/PLP/ 3ZX84C7V5/ZTX/ 3ZX84C8V2/PLP/ 3ZX84C8V2/ZTX/ 3ZX84C9V1/PLP/ 3ZX84C9V1/ZTX/	ZETEX PHIL_DIODE ZETEX PHIL_DIODE ZETEX PHIL_DIODE ZETEX	^
C/ANALOG	Anna Bar 1 Barl 1	v
Libraries:	č	×
TEX_INST TEX_INST THYRISTR TLINE TYCO_ELEC XTAL		~
C?	Packaging Parts per Pkg Parts Type: Homog	r, 1 geneous

۳) اضافه کردن المانها به مدار:

جهت اضافه کردن المانها به محیط شبیه سازی، کافی است هر کدام از آنها را در پنجره Part شکل فوق جستجو کنید تا لیستی از المانهای مرتبط در پنجره Part List ظاهر شود. به عنوان مثال مطابق شکل فوق، برای جستجوی خازن کافیست کلمه C را در پنجره Part وارد نمایید و از لیست، المان مورد نظر را انتخاب و با دبل کلیک آن را به محیط شبیه سازی اضافه نمایید.

تذکر: هنگام انتخاب هر یک از قطعات مدار توجه داشته باشید که گزینه PSpice مطابق شکل فوق در کنار نماد المان موجود باشد. در غیر اینصورت هنگام شبیه سازی با خطا مواجه خواهید شد.



بصورت مشابه برای یافتن منبع ولتاژ مستقیم، مقاومت و آپ امپ کافی است به ترتیب R ،Vdc و List آن را به محیط شبیه LM324 را جستجو کنید و با دبل کلیک بر روی المان مورد نظر در Part List آن را به محیط شبیه سازی اضافه کنید. مقادیر هر المان را میتوان پس از افزودن آن به محیط شبیه سازی با دبل کلیک بر روی مقدار تغییر داد. به عنوان مثال شکل فوق یک خازن ۱۰ میکروفاراد را نمایش میدهد.

Place Ground			Х
Symbol: 0 \$D_HI/SOURCE \$D_LO/SOURCE 0/CAPSYM O/CAPSYM GND/CAPSYM SUB_CONTROL FOR #1	<u> </u>	OK Cancel Add Library Remove Library	
Libraries: CAPSYM Design Cache SOURCE	Name:	ныр	
Use 0/CAPSYM symbol to place NetGroup Port Show UnNamed NetGroup 	a dc ground	~	

در تمامی تحلیلها نیاز است که المان زمین را به مدار اضافه کنیم. برای این کار از منوی Place گزینه Ground را انتخاب نمایید و یا بر روی آیکون Place ground از نوار ابزار سمت راست کلیک کنید. سپس از پنجره ظاهر شده بصورت شکل فوق المان 0/SOURCE را به مدار اضافه کنید.

یکی دیگر از المانهایی که در شبیه سازی مدارها به آن نیاز خواهید داشت، منبع تولید کننده شکل موج مربعی است که از آن میتوان به عنوان ورودی پله استفاده نمود. میتوانید این المان را با جستجوی عبارت Vpulse در کتابخلنه بیابید. شکل زیر این منبع را بهمراه پارامترهای آن نشان میدهد. با دبل کلیک بر روی هر یک از پارامترها میتوانید آن را مقداردهی عددی نمایید.



۴) سیم بندی مدار:

برای اجرای برنامه و مشاهده خروجی، ابتدا لازم است که یک پروفایل شبیه سازی ایجاد کنید. به این منظور از منوی PSpice گزینه New Simulation Profile را لنتخاب و یا بر روی آیکون New Simulation Profile در نوار ابزار بالای صفحه کلیک کنید. در پنجره ظاهر شده نامی برای پروفایل شبیه سازی انتخاب کرده، گزینه Create را بزنید. درصورت ظاهر شدن پنجره واهد شده نامی برای اجرا و گزینه PSpice A/D را انتخاب کنید. در نهایت پنجره زیر ظاهر خواهد شد. در این پنجره زمان اجرا و زمان نمونه برداری را وارد نمایید. به عنوان مثال در شکل زیر زمان اجرا ۱۰ ثانیه و زمان نمونه برداری

eneral Analysis Configu	ration Files Options Data Collection	Probe Window
Analysis type: Time Domain (Transient) Options: General Settings Monte Carlo/Worst Case Parametric Sweep Temperature (Sweep)	Run to time: 10s Start saving data after: 0 Transient options Maximum step size: 0.001 Skip the initial transient bias p	seconds (TSTOP) seconds seconds oint calculation (SKIPBP)
Save Bias Point Load Bias Point Save Check Points Restart Simulation	Run in resume mode	Output File Options

۵) مشاهده خروجی:

گزینههای لازم جهت مشاهده خروجی مدار بصورت عددی یا به شکل منحنی، در نوار ابزار بالای صفحه یا از طریق منوی PSpice گزینه Markers در دسترس هستند. جدول زیر کاربرد هر یک از این آیکونها را نمایش میدهد.

	R	B			آيكون
اجرای برنامه	نمودار جریان شاخه متصل	نمودار ولتاژ گره متصل	مقدار عددی جریان شاخهها	مقدار عددی ولتاژ شاخهها	عملكرد

برای آشنایی با اجرای برنامه، فرض کنید یک مدار ساده تقسیم ولتاژ به شکل زیر داریم و قصد داریم ولتاژ دو سر مقاومت R₂ را به صورت نمودار مشاهده نماییم.

🚳 OrCAD Capture - [/ - (SCHEMATIC1 : PAGE1)]	— [\rightarrow \times
🛐 File Edit View Tools Place Macro PSpice Accessories Options Window Help	cādence	_ 8 ×
🗅 🗁 🔚 🖕 🗘 💼 🥱 🦿 🗖 🔍 🔍 🔍	~ #4 •	
		_
SCHEMATIC1-Project1 🗸 ൽ 🐶 🕟 🐺 🔏 🔏 🔏 🔗 💓 🕕 📜 🔞 🏋		
	1	
Project1* PAGE1		R 🔒
5 4 3		-1 &
	· · · · · · · · · · · · · · · · · · ·	□ □ ~
R1 · · · · · · · · · · · · · · · · · · ·		***
┃ · · · · · · · · · · · · · · · · · · ·		a (a)
1 · · · · · · · · · · · · · · · · · · ·		abc
D		-
8Vdc ≟ § R2		1. 🔶
· · · · · · · · · · · · · · · · · · ·		Vaa
		1 1
· · · · · · · · · · · · · · · · · · ·		1
┃		⇒ −⊕
U		0
		_
	· · · · · · · · · · · · · · · · · · ·	🗘 🗙
· · ·	·	

کافی است پروب ولتاژ را مطابق شکل فوق روی گره مقاومت مورد نظر متصل کنیم و سپس بر روی آیکون اجرای برنامه کلیک کنیم. صفحه پروفایل شبیه سازی باز شده، نمودار خروجی نمایش داده می شود.



ضمیمه ۲: برخی از دستورات کاربردی متلب در کنترل

نرم افزار متلب امکان شبیه سازی سیستمهای مختلف را بصورت کد دستوری در محیط m-file و نیز شبیه سازی بلوکی در محیط سیمولینک فراهم میسازد. در ادامه برخی از کاربردیترین دستورات متلب برای درس آزمایشگاه سیستمهای کنترل خطی مطرح میشوند. جهت آشنایی بیشتر با نحوه استفاده و کاربرد هر یک از این دستورات کافی است به راهنمای بسیار جامع نرم افزار متلب، مراجعه نمایید.

تذکر: می توان از دو دستور help و doc جهت مشاهده راهنمای هر تابع یا دستور تعریف شده در متلب استفاده نمود. help راهنما را بصورت خلاصه در command window نشان می دهد و doc در صفحهای مجزا ساختار دستور مورد نظر را به همراه مثال هایی از نحوه استفاده با جزییات بیشتری نسبت به help نمایش می دهد. به عنوان مثال برای آشنایی با دستور plot (رسم منحنی ها) کافی است یکی از دو دستور زیر را در command window اجرا کنیم.

>> help plot

>>doc plot

دستور	كاربرد
plot	رسم منحنی در حالت کلی
subplot	رسم چند منحنی بصورت مجزا در یک شکل
hold on	دستور کمکی جهت رسم چند منحنی بر روی یک شکل
title	یجاد عنوان برای منحنی
legend	ایجاد برچسب راهنمای منحنیهای مختلف در یک شکل
xlabel	ایجاد برچسب برای محور X
ylabel	ایجاد برچسب برای محور Y
tf	ايجاد تابع تبديل
zpk	تعريف تابع تبديل با قطب، صفر و بهره
pole	یافتن قطبهای تابع تبدیل

فهرست دستورات پرکاربرد متلب در آزمایشگاه سیستمهای کنترل خطی:

zero	یافتن صفرهای تابع تبدیل
series	سری کردن دو تابع تبدیل
parallel	موازی کردن دو تابع تبدیل
feedback	بستن حلقه فيدبك
step	رسم (بدست آوردن دیتای) پاسخ پله سیستم
stepinfo	بدست آوردن مشخصات پاسخ پله
impulse	شبیه سازی پاسخ ضربه سیستم
lsim	شبیه سازی سیستم با ورودی دلخواه
lsiminfo	بدست آوردن مشخصات پاسخ سیستم با ورودی دلخواه
gensig	توليد سيگنال دلخواه
rlocus	رسم مکان هندسی ریشهها
nyquist	رسم منحني نايكوييست
bode	رسم (بدست آوردن دیتای) منحنی بود (فاز و اندازه)
bodemag	رسم منحنی اندازه بود
nichols	رسم منحني نيكولز
margin	بدست آوردن حدبهره و فاز و فرکانسهای مرتبط با آنها
sisotool	بزار گرافیکی تحلیل و طراحی جبرانساز برای سیستم
pid	یجاد کنترلر PID با ضرایب مشخص
pidstd	دستور دیگری جهت ایجاد PID با ضرایب مشخص
pidtune	بافتن ضرایب کنترلرهای هم خانواده PID برای سیستم به صورت عددی
pidtool	تنظیم ضرایب کنترلر PID برای سیستم به صورت گرافیکی

ضمیمه ۳: راهنمای اتصالات آی سی LM324

تغذيه آپ امپ:

۳ تا ۳۰ ولت قایل اعمال است اما بهتر از مقادیر میانی یعنی ۱۰ یا ۱۵ ولت استفاده شود.

اتصالات آی سی:

هر آی سی LM324 حاوی چهار آپ امپ بصورت شکل زیر است (نمای فوقانی آی سی).

PIN CONNECTIONS

